Mikroprocessor: arkitektur og anvendelse

Kort fortalt

Deltageren kan beskrive en mikroprocessors typiske arkitektur, og herunder hvilke funktioner der udføres i mikroprocessorens arbejdsregister, adresseregister, program counter, instruktionsdekoder, flagregister og ALU (Arithmetic and Logic Unit). Deltageren kan desuden beskrive en single-chip processors typiske arkitektur og anvendelse.

Kontakt

ZBC
55788888

Fag: Mikroprocessor: arkitektur og anvendelse

Fagnummer: 43811	**Varighed** 1 dag
AMU-pris: DKK 218,00	**Uden for målgruppe:** DKK 1.207,15

Kursuspris

AMU-målgruppe:
DKK 218,00

Ikke AMU-målgruppe, fremmøde:
DKK 1.207,15

Målgruppe: Uddannelsen henvender sig til faglærte inden for elektronikområdet, eks. elektronikfagteknikere, radio-tv-fagteknikere og andre inden for AMU målgruppen med tilsvarende kvalifikationer, der skal eller ønsker at arbejde med reparation, hvori der indgår mikroprocessorer. Det anbefales, at deltageren inden kursusstart har et grundlæggende kendskab til elektronik og digitalteknik.

Beskrivelse: Deltageren kan beskrive en mikroprocessors typiske arkitektur, og herunder hvilke funktioner der udføres i mikroprocessorens arbejdsregister, adresseregister, program counter, instruktionsdekoder, flagregister og ALU (Arithmetic and Logic Unit).
Deltageren kan desuden beskrive en single-chip processors typiske arkitektur og anvendelse.

Tilmelding

ZBC
Ahorn Allé 3-5
4100 Ringsted
Tlf: 5578 8888