

FPGA teknik, design og simulering

Kort fortalt

Deltageren kan selvstændigt foretage simple designs og basal programmering af FPGA-kredse og kan i den forbindelse anvende et dertil egnet udviklingssystem og -sprog, samt den opnåede viden om FPGA teknologier som logikblokke, system designs, anvendelsesmuligheder og programme-ringssprog, og kan endvidere foretage simulering, test og optimering af eget udviklet design.

Kontakt

ZBC
55788888

Fag: FPGA teknik, design og simulering

Fagnummer: 47220	**Varighed** 5 dage
AMU-pris: DKK 1.090,00	**Uden for målgruppe:** DKK 4.995,75

Kursuspris

AMU-målgruppe:
DKK 1.090,00

Ikke AMU-målgruppe, fremmøde:
DKK 4.995,75

Målgruppe: Uddannelsen henvender sig til faglærte inden for elektronikområdet, der er eller har været beskæftiget med udvikling og reparation af elektroniksystemer. Der forudsættes, at deltageren inden kursusstart har et grundlæggende kendskab til digitalteknik og programmering.

Beskrivelse: Deltageren kan selvstændigt foretage simple designs og basal programmering af FPGA-kredse (Field-Programmable Gate Array) og kan i den forbindelse anvende et dertil egnet udviklingssystem og -sprog, samt den opnåede viden om FPGA teknologier omhandlende typiske logikblokke, system designs, anvendelsesmuligheder, programmeringssprog, programmeringsmetodikker og værktøjer. Deltageren kan endvidere foretage simulering, test, optimering og tilretning af eget udviklet design til en FPGA.

Tilmelding